

INDICE

Come è fatto un calcolatore moderno?

STRUTTURA LOGICA DEI CALCOLATORI

Dal modello di Von Neumann ai computer moderni

LA MEMORIA CENTRALE

UNITÀ DI ELABORAZIONE (CPU), Registri della CPU, Unità di Controllo, Unità Aritmetico-Logica

DISPOSITIVI DI I/O

BUS DI SISTEMA

LE FASI DELL'ELABORAZIONE

CONCETTO DI STATO DI UN SISTEMA

OSSERVAZIONI CONCLUSIVE, Estensioni all'architettura di Von Neumann, Evoluzioni dell'Instruction Set, Evoluzioni delle architetture interne delle CPU, Architetture parallele

Le componenti principali di un personal computer

La Scheda madre (motherboard)

Le periferiche

I tipi attuali di computer

Come è fatto un calcolatore moderno?

Hardware

componenti concrete, fisiche

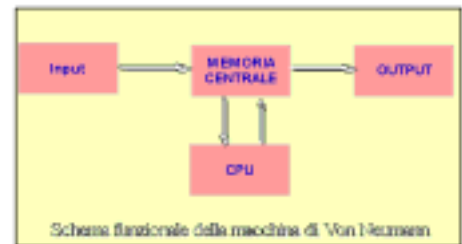
Software

componenti concettuali, metafisiche

STRUTTURA LOGICA DEI CALCOLATORI

L'**Hardware** è composto da un insieme di elementi funzionali che sintetizzano le moderne architetture dei calcolatori digitali, sulla scia del modello di Von Neumann:

- 1) Unità di elaborazione o **processore** (CPU Central Processing Unit). Svolge le elaborazioni ed il trasferimento dei dati, cioè esegue i programmi;
- 2) **Memoria principale o centrale** (RAM) utilizzata per memorizzare dati e programmi. Ha dimensioni limitate, è volatile (perde il suo contenuto quando si spegne il calcolatore) ma l'accesso all'informazione è molto rapido;
- 3) **Unità di ingresso/uscita**, utilizzate per far comunicare il calcolatore con l'esterno (p.e., schede video, porte seriali e parallele);
- 4) **Bus di sistema** collega tutti gli elementi funzionali precedenti.



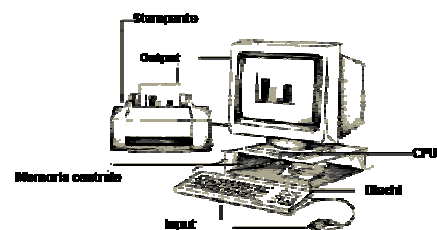
Sono ulteriori componenti dell'hardware:

- 5) **Memoria secondaria o memoria di massa** utilizzata per memorizzare grandi quantità di informazioni, è persistente ma l'accesso è meno rapido. Collegata ai dispositivi di ingresso-uscita.
- 6) **Periferiche**: collegate ai dispositivi di ingresso uscita, forniscono funzionalità specifiche relative al trattamento di informazione (modem per trasferimento dati, stampanti, scanner, ecc.).

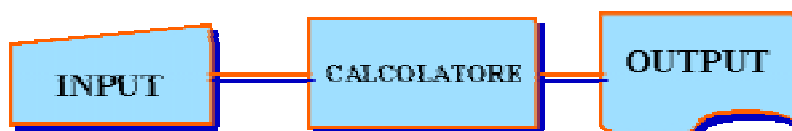
Dal modello di Von Neumann ai computer moderni

Le caratteristiche fondamentali delle apparecchiature dei moderni computer sono derivati dal modello di Von Neumann. Le principali caratteristiche si possono così riassumere:

- I dati e le istruzioni sono rappresentati in codice binario (calcolatori *digitali*)
- Dati e istruzioni sono depositati nella memoria centrale
- Nella rappresentazione interna non si fa distinzione tra dati e istruzioni
- Il programma è distinto dall'esecutore fisico
- L'elaborazione dei dati è il risultato di: algoritmica (*uomo*) + esecuzione (*macchina*).



Gli attuali calcolatori digitali consistono in sistemi che trasformano dati di ingresso (**input**) in dati in uscita (**output**) sotto il controllo di una sequenza memorizzata di istruzioni (**programma**)



LA MEMORIA CENTRALE

Per memoria si intende un dispositivo in grado di immettere, conservare ed estrarre informazioni. In un sistema di elaborazione si trovano sempre due tipi di memoria:

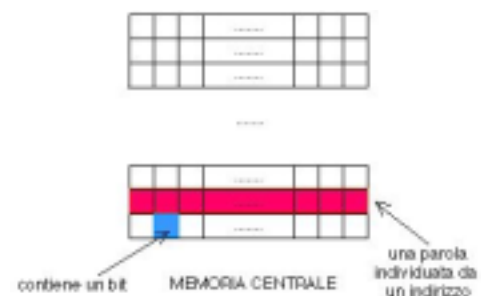
- la **memoria centrale**, interna al calcolatore, **direttamente accessibile dalla CPU**, contiene i programmi e i dati necessari all'esecuzione dei programmi.
- la **memoria secondaria o di massa**, **esterna al calcolatore**

Dal punto di vista logico la **memoria centrale** è:

- **un insieme finito di locazioni (celle o registri) di uguali dimensioni;**
- **ogni locazione di memoria consta di n elementi circuitali bistabili, detti bit**, ciascuno dei quali può rappresentare una informazione binaria, ovvero una informazione che può assumere solo i valori 0 e 1;
- **ogni locazione è caratterizzata da un indirizzo e dal contenuto;**
- si chiama **indirizzo di una locazione** la **posizione che questa occupa nella memoria rispetto alla prima locazione che ha indirizzo zero;**
- il **contenuto di una locazione** ovvero l'informazione in essa registrata si chiama **parola** di memoria.

*Mentre il bit rappresenta l'unità elementare di informazione, la locazione di memoria è la più piccola quantità di memoria accessibile ovvero che possiede un indirizzo pertanto **rappresenta l'unità di informazione scambiata tra i vari elementi funzionali di cui si compone l'architettura** ed il numero di bit di cui si compone ne determina il parallelismo.*

La **memoria centrale** può essere vista come una sequenza di **celle di memoria**, dette **parole** tutte aventi la stessa lunghezza. La CPU può leggere/scrivere il contenuto di una cella di cui conosce l'indirizzo.



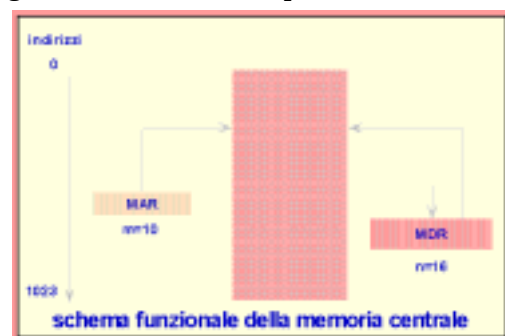
Alla memoria centrale si accede per effettuare operazioni di **lettura o scrittura**.

Ciascuna locazione di memoria può essere selezionata specificando il suo indirizzo ossia la sua posizione rispetto alla prima cella di memoria, a cui viene attribuita per convenzione la posizione (ovvero l'indirizzo) zero.

La **lettura di una locazione di memoria** consiste nel trasferimento fisico dei byte che costituiscono la locazione dalla memoria alla unità centrale di processamento.

Una operazione di lettura consiste nei seguenti passi:

- si scrive in un'apposita cella di memoria (il registro MAR, di cui parleremo tra un po') l'indirizzo della locazione da leggere,
- questo poi viene trasferito al bus degli indirizzi che trasporta l'indirizzo in memoria,
- la quale trascorso il tempo d'accesso (in genere dell'ordine dei nanosecondi ($\text{nano}=10^{-9}$)) scrive a sua volta sul bus dei dati il contenuto della locazione di memoria selezionata,
- che successivamente viene inserita o caricata (*load*) nel registro dei dati (il registro MDR) restando così disponibile alla CPU.



La **scrittura in una locazione di memoria** consiste nel trasferimento fisico del contenuto del registro dei dati (MDR) nella cella di memoria selezionata (tramite il registro MAR).

Una operazione di scrittura consiste nei seguenti passi:

- si scrive sul registro MDR il dato da inserire o immagazzinare (*store*),
- si scrive sul MAR l'indirizzo della locazione da ricoprire (con il dato contenuto nel registro MDR),
- questo poi viene trasferito al bus che trasporta l'indirizzo in memoria,
- la quale trascorso il tempo di accesso scrive il dato che arriva dal bus dati nella locazione di memoria selezionata.

La memoria centrale a cui ci siamo fino ad ora riferiti viene anche detta memoria RAM (Random Access Memory).

In effetti nei calcolatori reali una porzione di memoria centrale, è realizzata con diversa tecnologia e viene identificata con il termine ROM (Read Only Memory) in quanto è riservata solo per operazioni di lettura.

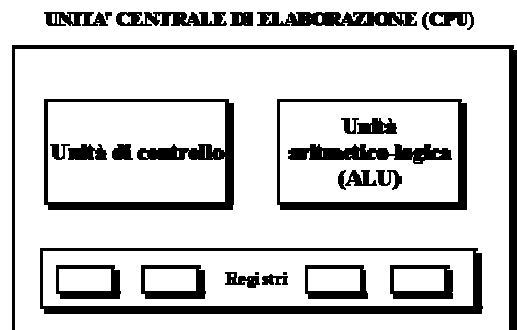
Le ROM vengono usate dai costruttori per memorizzare in modo permanente informazioni necessarie per l'avviamento del sistema (EROM, PROM, EPROM Erasable and Programmable ROM)

UNITÀ DI ELABORAZIONE (CPU)

L'unità centrale di elaborazione (CPU) è la parte del sistema che contiene gli elementi (circuitali) necessari al funzionamento dell'elaboratore. Questa esegue i programmi che risiedono nella memoria centrale, prelevando, decodificando ed eseguendo le istruzioni in essi contenute e coordinando il trasferimento dei dati tra le varie unità funzionali.

La CPU si compone di:

- **una unità di controllo (CU Control Unit)**, che ha lo scopo di interpretare e attivare le risorse necessarie alla esecuzione delle istruzioni
- **una unità aritmetico-logica (ALU Arithmetic and Logic Unit)** in cui vengono effettuati i calcoli aritmetici e logici presenti nelle istruzioni (aritmetiche/logiche) del programma e
- **alcuni dispositivi di memoria detti registri.**



Il compito della CPU è prelevare le istruzioni dalla memoria, una alla volta ed eseguirle, interagendo con la memoria e le interfacce delle periferiche.

L'unità di misura della velocità di un'unità centrale è il MIPS (Millions Instructions Per Second).

Il grado di parallelismo di una CPU indica il numero di bit elaborati contemporaneamente dal processore. Nei computer moderni il parallelismo è a 32 bit.

Registri della CPU

Dal punto di vista tecnologico un registro è un insieme di n elementi fisici bistabili, detti bit. Lo stato del registro, ossia la configurazione dei suoi bit, rappresenta l'informazione che vi è memorizzata e tale informazione viene conservata fino a quando non la si altera. Un registro quindi ha una capacità di memorizzare informazioni che è funzione del numero degli elementi di cui si compone.

0	0	1	0	0	1	1	0	0	1	0	0	1	1	0	0
---	---	---	---	---	---	---	---	---	---	---	---	---	---	---	---

I registri fondamentali presenti nella CPU sono:

- il registro degli indirizzi di memoria (**MAR Memory Address Register**) indica l'indirizzo della locazione di memoria che si vuole selezionare;
- il registro dei dati di memoria (**MDR Memory Data Register**) contiene il dato proveniente dalla locazione di memoria selezionata o il dato che si vuole memorizzare nella locazione di memoria selezionata;
- il contatore di programma (**PC Program Counter**) ha la funzione di guidare il flusso della esecuzione di un programma, infatti il suo contenuto indica l'indirizzo della prossima istruzione da eseguire;
- il registro della istruzione corrente (**IR Instruction Register**) contiene l'istruzione da decodificare e eseguire.
- il registro delle interruzioni (**INTR Interrupt Register**) contiene informazioni sullo stato di funzionamento delle periferiche (la descrizione dell'uso di questo registro sarà ripresa durante lo studio dei sistemi operativi)

Unità di Controllo

La CU ha il compito di sovrintendere a tutte le attività del calcolatore, imponendo la corretta sequenzializzazione delle operazioni elementari che devono essere svolte nell'esecuzione del programma.

A tale scopo preleva dalla memoria centrale una alla volta le istruzioni che compongono il programma, le decodifica (tramite il decodificatore di istruzioni (**ID**)) e le esegue inviando gli opportuni segnali di controllo agli organi della CPU che ne attuano l'esecuzione.

Unità Aritmetico-Logica

L'**unità aritmetico-logica (ALU)** è costituita da:

- dispositivi circuitali che consentono di eseguire le operazioni aritmetiche somma, sottrazione, prodotto, divisione (ADD, SUB, MUL, DIV) o logiche (AND, OR, NOT) sugli operandi memorizzati nei registri interni all'ALU
- alcuni registri interni.

I principali registri interni all'ALU sono:

- il **registro accumulatore (A)**, dove è memorizzato uno degli operandi coinvolti nell'operazione aritmetica o logica e dove rimane memorizzato il risultato di tale operazione;
- il registro operando (**OP**) dove può essere memorizzato un altro operando o dato temporaneo coinvolto nell'operazione aritmetica o logica;
- il registro di stato (**PSW - Processor Status Word**) i cui bit forniscono informazioni relative all'esito dell'ultima operazione aritmetico-logica eseguita (Flag). Questi flag sono interpretati dalla CU che intraprende azioni differenziate a seconda dei risultati dei calcoli effettuati nell'ALU.

I dispositivi circuitali implementano il set di istruzioni eseguibili dall'elaboratore. Quanto più il set di istruzioni è potente tanto più è possibile accorciare i programmi che vengono eseguiti su di essa. Ogni istruzione è tipicamente costituita da una serie di bit suddivisi in due parti: il codice operativo e gli operandi. Il codice operativo specifica il tipo di operazione che si vuole eseguire sugli operandi il cui numero varia tipicamente da 0 a 3.

Ogni istruzione che l'unità centrale deve eseguire viene divisa in più fasi.

Le unità centrali di tipo RISC hanno poche fasi molto semplici per ogni istruzione, mentre le CISC hanno molte fasi abbastanza complesse.

E' inoltre opportuno che le istruzioni siano tutte della stessa lunghezza (stesso numero di bit), altrimenti la struttura interna della CPU si complica. Le unità centrali RISC utilizzano istruzioni a lunghezza fissa, contrariamente alle unità centrali di tipo CISC che, soprattutto per i vincoli posti dalla necessità di preservare la compatibilità con il passato, utilizzano istruzioni a lunghezza variabile.

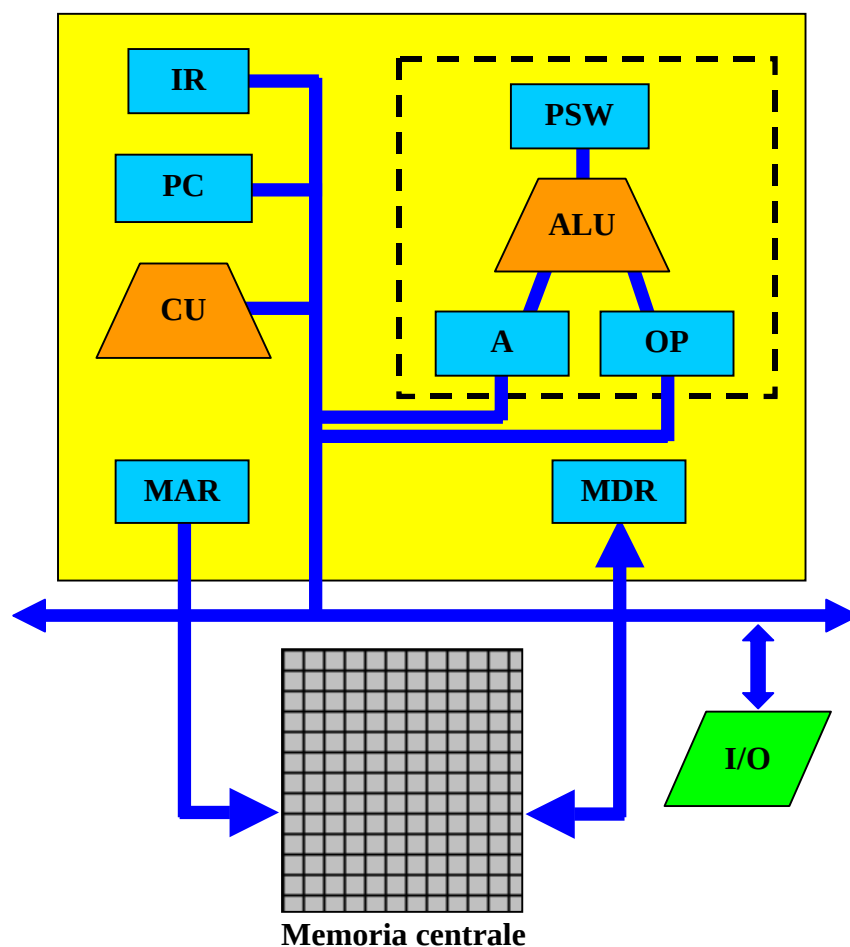
La velocità di esecuzione di un'istruzione all'interno della CPU determina in larga misura la velocità della CPU ed è da sempre oggetto di discussione tra le due correnti di pensiero:

a) i sostenitori delle unità **CISC** (Complex Instruction Set) ritengono che l'istruzione set di un calcolatore debba contenere quante più istruzioni possibili, anche se ognuna di queste richiede più cicli di data path, poiché ciò permette di creare macchine più potenti

a) i sostenitori delle unità **RISC** (Reduced Instruction Set) ritengono che ogni istruzione dell'Instruction Set debba essere eseguita in un solo ciclo di data path: sebbene saranno necessarie più istruzioni RISC per ottenere lo stesso risultato di una istruzione CISC il sistema risulterà comunque più veloce poiché non sarà più necessario interpretare le istruzioni.

Le macchine CISC hanno dominato il mercato negli anni '70 e '80 mentre attualmente la tecnologia è fortemente orientata verso soluzioni RISC.

La superiorità di una soluzione rispetto all'altra è comunque un fatto relativo che dipende da fattori di mercato e fattori tecnologici: un radicale innovamento tecnologico potrebbe muovere nuovamente l'ago della bilancia a favore delle macchine CISC.

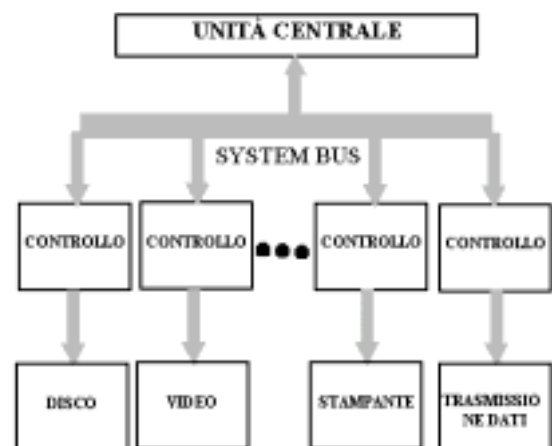


DISPOSITIVI DI I/O

Esistono tanti tipi di periferiche per l'input (cioè per passare delle informazioni al calcolatore) e per l'output (cioè per ricevere delle informazioni dal calcolatore).

I dispositivi o interfacce di input/output permettono la comunicazione e quindi il trasferimento dei dati tra calcolatore e unità periferiche e viceversa.

Le unità periferiche vere e proprie, anche se sono componenti essenziali di un sistema informatico, non fanno parte della macchina di Von Neumann.



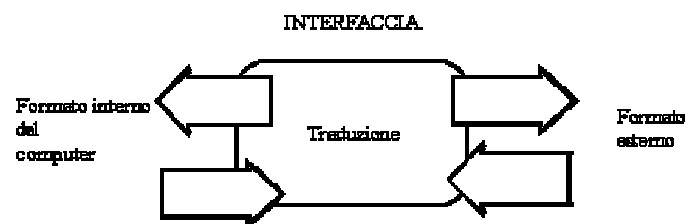
Le interfacce di I/O generalmente sono dotate di:

- un **registro dati RDP**, registro dati periferica, serve per scambiare dati tra la periferica e la CPU
- un **registro comandi RCP**, registro comandi periferica, contiene il comando che la periferica dovrà eseguire
- un **registro di stato** (per conoscere lo stato della periferica: spenta, accesa, fuori uso, ...).

Il registro dati viene collegato al bus dati, il registro comandi al bus controlli ed il registro di stato interagisce con il registro delle interruzioni della CPU.

La funzione fondamentale di un'interfaccia è la traduzione tra formato esterno e formato interno dei dati:

- a) i dati forniti in input (ad esempio sulla tastiera) vengono inseriti nell'interfaccia e convertiti nel formato interno del computer
- b) i dati registrati nella memoria centrale sono inviati all'interfaccia (ad esempio della stampante), convertiti nel formato della periferica e diventano dati di output.



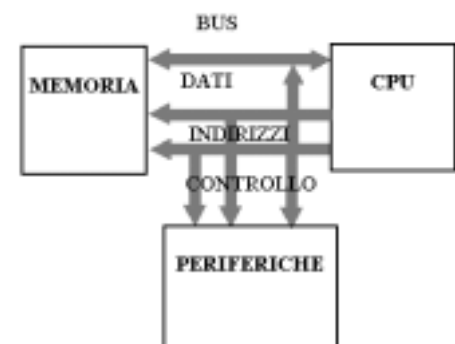
BUS DI SISTEMA

Il bus di sistema è il mezzo fisico che, sotto il diretto controllo della CPU, collega le varie unità funzionali della macchina di Von Neumann.

Tramite il bus è possibile collegare solo due unità funzionali alla volta, una che trasmette dati e una che riceve.

Nelle implementazioni concrete il bus di sistema è costituito da tre parti distinte:

- una monodirezionale dal processore alla memoria detta **bus degli indirizzi**,
- una bidirezionale dal processore alla memoria e viceversa detta **bus dei dati** ed
- una monodirezionale dal processore alle altre unità funzionali detto **bus dei comandi (o di controllo)**.



Per esempio il bus di sistema di un PC è costituito da 50 a

100 cavi di rame paralleli.

Vi possono essere bus dedicati a scopi speciali : collegamento a coprocessori, memorie locali, dispositivi di I/O, ecc.

Vediamo ora quale struttura deriva da questa impostazione nella CPU

LE FASI DELL'ELABORAZIONE

Fase di fetch

1. il contenuto del PC, che contiene l'indirizzo della prossima istruzione da eseguire, viene trasferito nel MAR e da lì sul bus degli indirizzi dando inizio al reperimento (fetch) e alla lettura della istruzione da eseguire
2. trascorso il tempo d'accesso in memoria, la locazione di memoria contenente l'istruzione, viene depositata sul bus dati e da lì giunge sul registro MDR, e in fine nel registro delle Istruzioni IR (Instruction Register)
3. al termine della fase di fetch dell'istruzione **l'unità di controllo incrementa di uno il contenuto del PC**, per predisporre ad eseguire l'istruzione successiva.

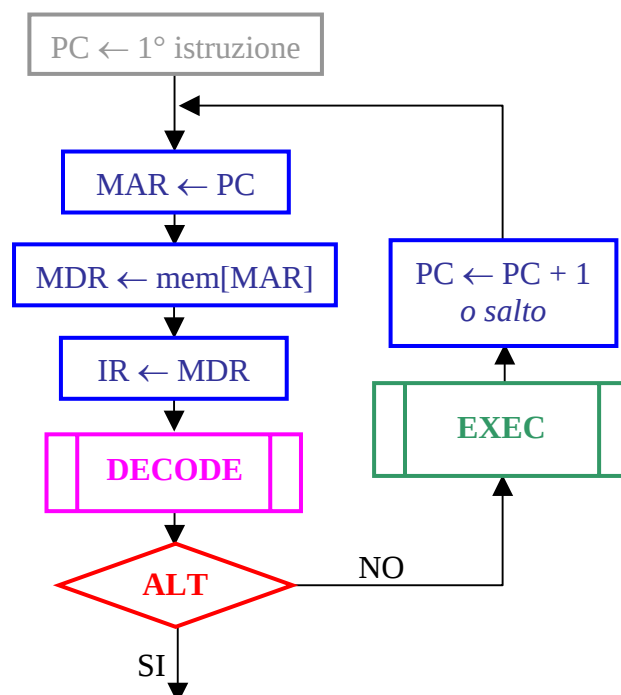
Fase di decode

1. Il registro istruzioni (IR) inizia la fase di decodifica del codice operativo a carico dell'unità di controllo

Fase di execute

1. prima della esecuzione vera e propria della istruzione, viene eseguita la fase di fetch degli operandi (nuovi accessi in memoria per il recupero degli operandi)
2. quando tutto ciò che comporta l'istruzione è caricato nei registri opportuni del processore **l'unità di controllo esegue l'istruzione.**

Le fasi di elaborazione sono scandite da un segnale (detto orologio di sistema o *clock*) emesso appositamente per mantenere la sincronizzare tra le varie unità.



CONCETTO DI STATO DI UN SISTEMA

L'esecuzione di un'istruzione avviene attraverso una sequenza di cambiamenti di stato del processore (un cambiamento per ogni singola operazione dell'istruzione) scandita da un segnale periodico (clock) della seguente forma



Tale segnale è trasportato da un filo per tutto il chip contenente il processore. Ad ogni occorrenza del ● il processore cambia stato.

Per stato si intende l'insieme degli stati fisici di ogni singolo filo elettrico costituente il sistema.

Dunque il clock della CPU è come un orologio interno che scandisce la durata di un ciclo di esecuzione e di conseguenza definisce anche il tempo necessario per eseguire un'istruzione (periodo di clock). La frequenza del clock si misura in MHz (MegaHertz) e indica il numero di operazioni elementari eseguite in un secondo: essa fornisce un'idea della velocità di elaborazione del computer. Infatti, più è alta la frequenza del clock, più il processore è veloce. Esempio: un processore a 500 MHz è un sistema che cambia stato 500 milioni di volte al secondo

I processori più comuni sono dovuti oggi a tre case produttrici: Intel (Pentium), Amd (Athlon), Ibm (PowerPC). Intel e Amd hanno lo stesso Instruction Set, ovvero parlano la stessa lingua chiamata x86, costituito da un numero di istruzioni dell'ordine delle centinaia. Di una famiglia totalmente differente (Instruction Set differente) sono i processori dei computer Macintosh, costruiti dall'Ibm.

Tutti i processori menzionati hanno un'architettura a 32 bits.

E' comunque da osservare che la potenza di un processore non è determinata soltanto dalla sua frequenza, ma anche dalla sua architettura interna.

OSSERVAZIONI CONCLUSIVE

Il modello della Macchina di Von Neumann anche se ha ormai quasi cinquanta anni di vita è tuttora adottato dalla maggior parte degli elaboratori.

Il fatto innovativo della Macchina di Von Neumann, che la distingue dalle altre macchine di calcolo è che il programma registrato in memoria (**stored program computer**) insieme ai dati è considerato dall'esecutore a sua volta come se fosse un dato; infatti le istruzioni che lo compongono possono variare durante l'esecuzione del programma adattandosi a risolvere situazioni diverse. In altre applicazioni c'è ugualmente un programma registrato ma questo è statico e non cambia.

Il suo principale limite è che tutte le operazioni vengono eseguite in stretta sequenza. Modelli più evoluti prevedono varie forme di parallelismo.

Estensioni all'architettura di Von Neumann

I calcolatori attuali seguono ancora i principi di von Neumann ma con estensioni per migliorare le prestazioni, tra cui

- processori dedicati o co-processori per eseguire in modo particolarmente efficiente e in parallelo alla CPU particolari operazioni, come quelle aritmetiche (**processore aritmetico**) o per la presentazione della grafica sul video (**processore grafico**, vulgo scheda grafica).
- possibilità di eseguire alcune istruzioni parzialmente in parallelo
- uso di gerarchie di memorie con prestazioni e costi decrescenti, come una **memoria cache** in cui tenere copia di parte dei dati della memoria centrale con accesso più rapido.

- macchine aventi diverse CPU che agiscono contemporaneamente (macchine parallele o multiprocessore), come i supercomputer per eseguire calcoli complicatissimi molto velocemente.

Evoluzioni dell'Instruction Set.

La CPU e le sue istruzioni le possiamo creare semplici come vogliamo, anzi questo sforzo di semplificazione lo hanno svolto per prime le case costruttrici di CPU inventando la struttura di CPU RISC (Reduced Instructions Set Computer) in contrasto con la struttura delle CPU precedenti definite, dopo l'introduzione dei RISC, CISC (Complex Instruction Set Computer).

Le architetture CISC hanno una unità di controllo molto complessa che garantisce la possibilità di eseguire istruzioni che svolgono operazioni molto articolate e complicate. Le istruzioni in effetti non vengono direttamente eseguite ma lanciano a loro volta l'esecuzione di un insieme di microistruzioni memorizzate nell'unità di controllo della CPU. Queste architetture hanno dei limiti soprattutto nel costo e nella velocità di esecuzione.

Perciò le architetture RISC stanno diventando sempre più diffuse.

Lo sforzo di tradurre istruzioni complesse in tante istruzioni macchina è stato spostato nel compilatore dove però la traduzione avviene solo una volta al momento del codice oggetto, cioè delle istruzioni macchina.

Evoluzioni delle architetture interne delle CPU

Altra evoluzione è quella che riguarda l'esecuzione delle istruzioni in parallelo all'interno della parte di calcolo (CPU superscalare). Per far questo si costruiscono più unità di controllo più unità logico aritmetiche (ALU) nella stessa CPU. In questo modo vengono caricate più istruzioni contemporaneamente e il registro delle istruzioni diventa in realtà una tabella di registri di istruzioni. Tutte le istruzioni presenti vengono eseguite contemporaneamente sulle varie ALU della CPU. Naturalmente non sempre questo è possibile: in alcuni casi occorre aspettare il risultato di una istruzione prima di poter eseguire la successiva.

In una architettura superscalare si sfruttano le fasi di decodifica della prima istruzione per fare il fetch della seconda e mentre si fa l'esecuzione della prima si decodifica la seconda e si fa il fetch della terza e così via. In pratica è come se la CPU fosse divisa in tante linee di montaggio dette pipeline:

CICLO	Fasi prima pipeline	Fasi seconda pipeline	Fasi terza pipeline	Fasi quarta pipeline
1	F1			
2	D1	F2		
3	E1	D2	F3	
4		E2	D3	F4
5	F5		E3	D4
6	D5	F6		E4
7	E5	D6	F7	
8		E6	D7	F8
.....				

dove Fx, Dx, Ex indicano le fasi di Fetch, Decodifica ed Esecuzione della istruzione x.

Se abbiamo 4 pipeline possiamo eseguire le istruzioni in modo quattro volte più veloce (sempre che non esistano vincoli di sequenza tra le istruzioni).

Architetture parallele

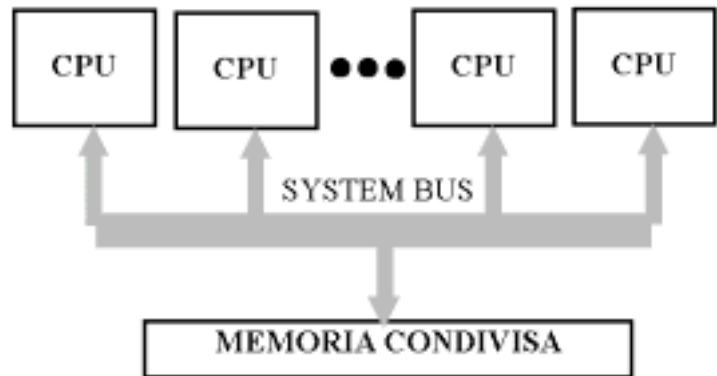
Per migliorare le prestazioni di calcolo di un calcolatore sono state sviluppate CPU sempre più veloci capaci di centinaia di milioni di istruzioni in virgola mobile al secondo (Mega FLOPS FLOating Point operations per Second). Purtroppo questo non è sufficiente per molte applicazioni scientifiche e militari. Sono state sviluppate quindi varie tipologie di architetture parallele nelle quali vengono divisi i compiti di calcolo tra varie CPU.

Le tipologie dipendono da come venga utilizzata la memoria. Nei sistemi a più processori ed una sola memoria (Symmetric Multiprocessing o *SMP*) abbiamo un bus unico al quale accedono una sola memoria e più CPU.

Questo tipo di architettura parallela vede nel bus il proprio collo di bottiglia, infatti ogni operazione di accesso alla memoria deve avvenire quando il bus è lasciato libero dalle altre CPU. Si è notato che con più di 8 processori il bus si satura facilmente.

Questo sistema parallelo è il più semplice da programmare suddividendo tra le varie CPU i vari processi di uno stesso processo. Questo tipo di calcolatore parallelo viene spesso utilizzato per fare da server di rete nei sistemi gestionali.

I calcolatori più potenti oggi costruiti (*supercomputer*) sono invece basati su un insieme di tanti processori dotati di propria memoria e interconnessi attraverso canali di comunicazione per lo scambio di messaggi. Essi vengono detti calcolatori massivamente paralleli (Massively Parallel Processing o *MPP*) e vi sono sistemi attualmente in sviluppo dotati di 9000 processori in grado di svolgere assieme 1 TFLOPS (mille miliardi di istruzioni in virgola mobile al secondo). Questa capacità di calcolo si rende necessaria, ad esempio, per la simulazione di reazioni nucleari. Ogni processore è una normale CPU da personal dotata di centinaia di MB (milioni di byte) di memoria. Il costo di un sistema del genere è di molte decine di miliardi di lire.



Le componenti principali di un personal computer

Le varie componenti del calcolatore si possono suddividere in due grandi categorie: le componenti funzionali fondamentali, residenti sulla cosiddetta “scheda madre”, e le componenti funzionali accessorie, meglio note come periferiche.

La Scheda madre (motherboard)

E' la centrale di comando, il cuore del sistema. La scheda madre costituisce sicuramente la parte più importante del computer. In essa trovano alloggiamento numerosi componenti “logici”:

- **il processore (CPU)**
- **la memoria RAM**
- **il BIOS** (Basic Input Output System)

ed inoltre

- **controller per unità a dischetti e dischi fissi:** per comunicare con altre unità di memoria di massa (tecnologie IDE, EIDE, SCSI)
- **gli slot (alloggiamenti delle schede di espansione) a 16 e 32 bit:** per installare le espansioni di capacità elaborative (tecnologie AGP, PCI, ISA), ovvero ulteriori processori dedicati a scopi particolari: processore grafico, processore audio, processore matematico
- **il Chipset:** un gruppo di elementi che si incarica di gestire e coordinare il funzionamento di tutti gli altri componenti. Ad esso è delegato il controllo dell' I/O (Input/Output), dell' I/O del bus e, nelle schede più recenti, dell'elettronica di gestione dei dischi fissi e CD-ROM
- **porte di comunicazione:** seriale (1 bit alla volta), parallela (8 bit alla volta), USB (Universal Serial Bus, nuova tecnologia seriale con alta velocità di trasferimento, connessione e configurazione rapida delle periferiche, possibilità di connettere fino a 127 dispositivi in sequenza)



Le periferiche

Sono gli apparati che permettono al computer di interagire con il mondo esterno e con l'utente. Servono per realizzare l'input e l'output (I/O) di un computer.

Monitor. Serve per visualizzare il responso del computer in real time. Essenzialmente costituito da una griglia di lamapadine (pixels – picture element) che possono assumere diversi colori. Gli schermi più comuni sono quelli a 14 pollici (1024×768 pixels) e a 17 pollici (1280×1024 pixels). La loro risoluzione è di 72×72 dpi (dot per inch = pixel per inch).



Tastiera. E' un dispositivo che converte la digitazione di un certo carattere in un parola del codice ASCII (American Standrd Code for Information Interchange)

Mouse. Sere per puntare e selezionare gli oggetti sullo schermo di un computer con un sistema operativo che abbia una GUI (Graphical User Interface). Puntatori video alternativi al mouse sono il trackball (mouse formato da due tasti e una sferada far ruotare), il touchpad (di solito usata dai computer portatili) e il joystick (utilizzato prevalentemente nei giochi elettronici).

Hard Disk e Hard disk drive. Hardware per la memorizzazione dei dati e per la sua lettura e scrittura.



Lettore CD/DVD. Hardware per leggere i dati su un CD/DVD. Comunemente la velocità è espressa in $n\times$, con n naturale, ad indicare il Data Transfer Rate, ossia la quantità di dati inviata al pc: più grande è n , più grande è la velocità del lettore. Oggi lo standard è sui $50\times$

Masterizzatore. Dispositivo per scrivere dati su un CD. La velocità di scrittura attuale è sugli $8\times$ - $12\times$.



Floppy disk drive. Hardware per leggere e scrivere dati su un floppy disk.

Modem. Serve a trasmettere dati (sequenze di bits) sulla linea telefonica. Oggi la velocità di trasmissione si aggira intorno ai 56 K bps (bit per secondo).

Scanner. Serve ad acquisire immagini tipicamente da un foglio di carta. L'immagine viene scansionata, digitalizzata e messa nella RAM pronta per essere manipolata e/o salvata. Funzione tipica è anche quella di leggere parti scritte di documenti (funzione OCR = Optical Character Reader)

Stampante. Apparecchiatura per la riproduzione su carta. Le principale tecniche di stampa sono: a getto d'inchiostro o inkjet (la scrittura avviene attraverso un getto di minuscole gocce di inchiostro) e laser (stampa realizzata attraverso l'uso di un laser che agisce su un tamburo rivestito di materiale fotosensibile; su questo l'inchiostro aderisce e poi viene trasferito su carta)

Telecamera web. Serve per acquisire sequenze video o immagini fotografiche da memorizzare e/o trasmettere in real time.

Tavoletta grafica (digitizer). per rilevare le coordinate dei punti di un disegno.

Plotter. Tracciatore di disegni costituito da una tavoletta o rullo e una penna collegata ad un braccio meccanico che disegna il grafico.

I tipi attuali di computer

Supercomputer. Sono computer di notevole capacità computazionale, per lo più macchine parallele fino a qualche migliaio di processori, che occupano diversi metri cubi di spazio, per grandi progetti. Dunque molto specializzati, per lo più con poca dotazione di software e progettati per svolgere operazioni matematiche molto velocemente.

Mainframe. Sono computer di elevata capacità, occupano lo spazio di un paio di metri cubi. Sono utilizzati per collegare molti utenti dotati di terminali con interfaccia grafica semplice. Attualmente si tende ad utilizzarli prevalentemente per gestire grosse basi di dati od a sostituirli con “file server”.

Minicalcolatori. Sono calcolatori che gestiscono un certo numero di utenti (10 -100). Sono per lo più utilizzati come server e gli utenti collegati hanno una interfaccia grafica di tipo più raffinato che nel caso dei mainframe.

Workstation. Sono computer di elevata capacità computazionale. Sono minicalcolatori dedicati ad un solo utente e dotati di un'interfaccia grafica ad alte prestazioni.

Personal computers. Sono i comuni PC. Sono calcolatori simili alle workstation ma con prestazioni ridotte.

Lap-top computers. Sono i classici computer portatili. Prestazioni simili ai personal computers.

Palm-top computers. Sono i cosiddetti computer palmari.